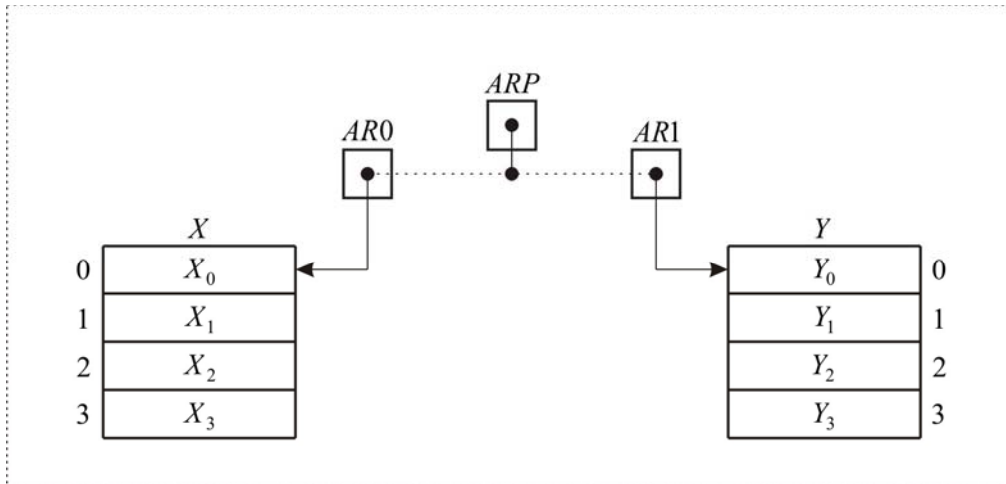


ARP је показивач на помоћни регистар.

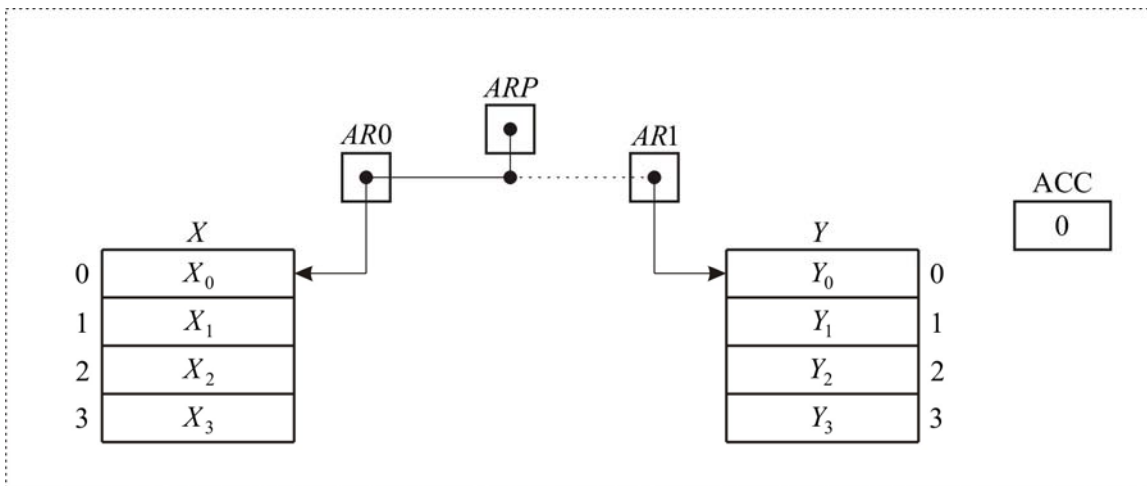
Наредба LAR AR0, #X значи да је  $ARP = AR0$  и да он указује на нулту адресу вектора X, док наредба LAR AR1, #Y значи да је  $ARP = AR1$  и да он указује на нулту адресу вектора Y, (слика 1).



СЛИКА 1

Наредба MAR \*, AR0 :

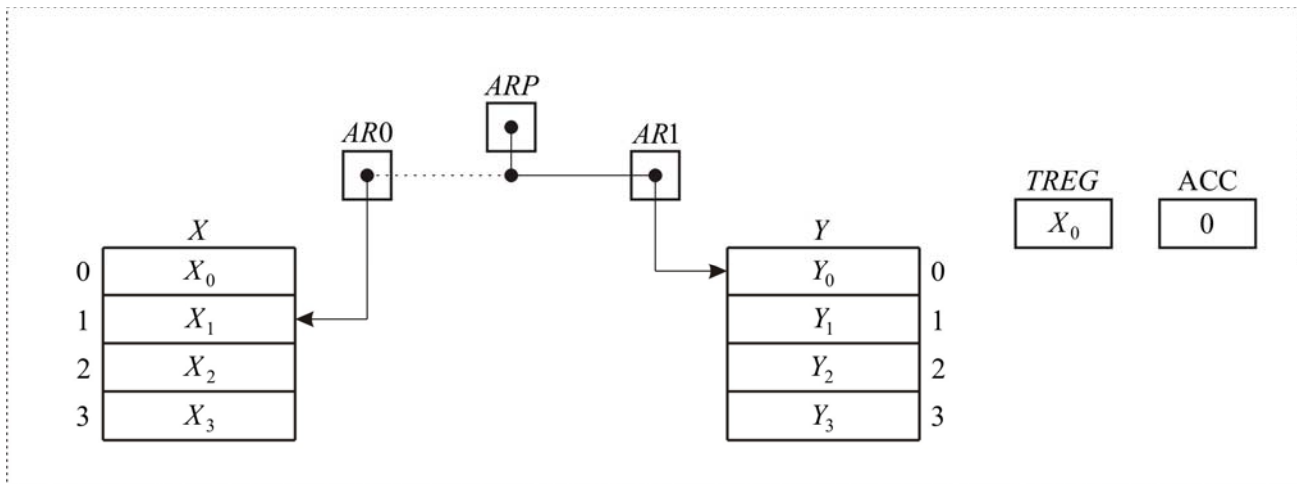
После дате наредбе ARP указује на *AR0*, тј.  $ARP = AR0$  и самим тим *ARP* указује на нулту адресу вектора X, (слика 2).



СЛИКА 2

Наредба LT \*+, AR1:

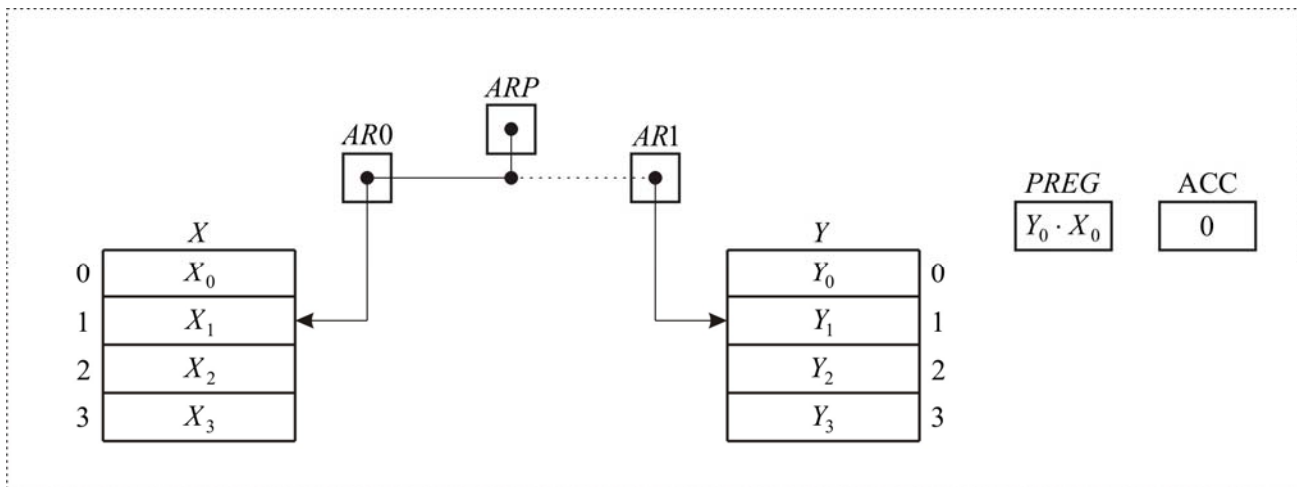
После дате наредбе, оно на шта указује *ARP*, тј. *AR0*, односно садржај нулте адресе вектора X ( $X_0$ ) се уписује у T регистар; помоћни регистар *AR0* се инкрементира на прву следећу меморијску локацију и показивач *ARP* указује на помоћни регистар *AR1*, (слика 3).



СЛИКА 3

Наредба `MPY *+, AR0`:

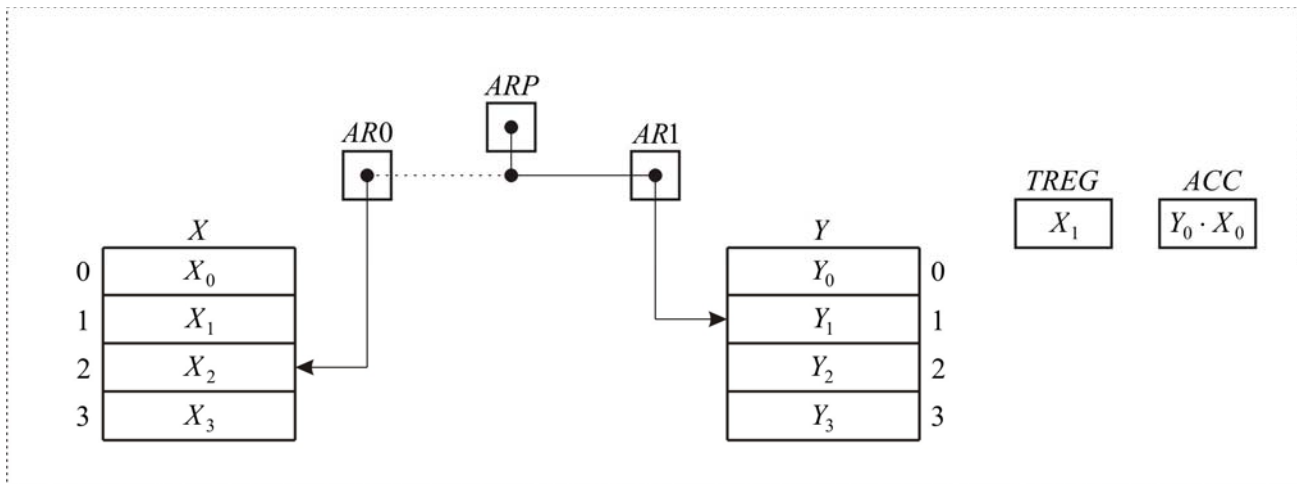
После дате наредбе, оно на шта указује *ARP*, тј. *AR1*, односно садржај нулте адресе вектора *Y* ( $Y_0$ ) се множи са садржајем *T* регистра ( $X_0$ ) и уписује у *P* регистар ( $Y_0 \cdot X_0$ ); помоћни регистар *AR1* се инкрементира на прву следећу меморијску локацију и показивач *ARP* указује на помоћни регистар *AR0*, (слика 4).



СЛИКА 4

Наредба `LTA *+, AR1`:

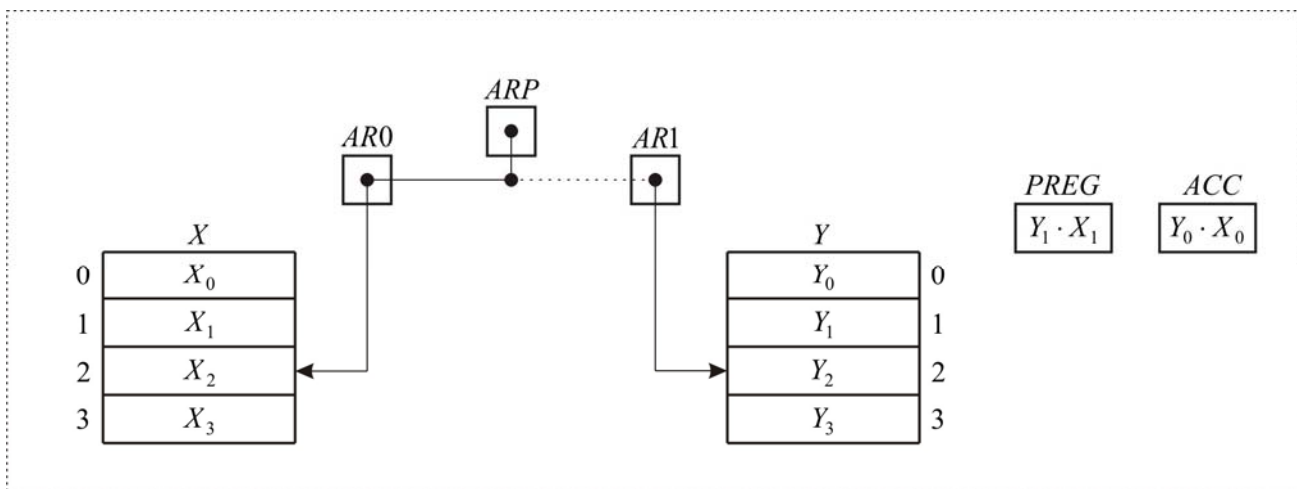
После дате наредбе, оно на шта указује *ARP*, тј. *AR0*, односно садржај прве адресе вектора *X* ( $X_1$ ) се уписује у *T* регистар; помоћни регистар *AR0* се инкрементира на прву следећу меморијску локацију; садржај *P* регистра се додаје на акумулатор и показивач *ARP* указује на помоћни регистар *AR1*, (слика 5).



СЛИКА 5

Наредба `MPY *+, AR0`:

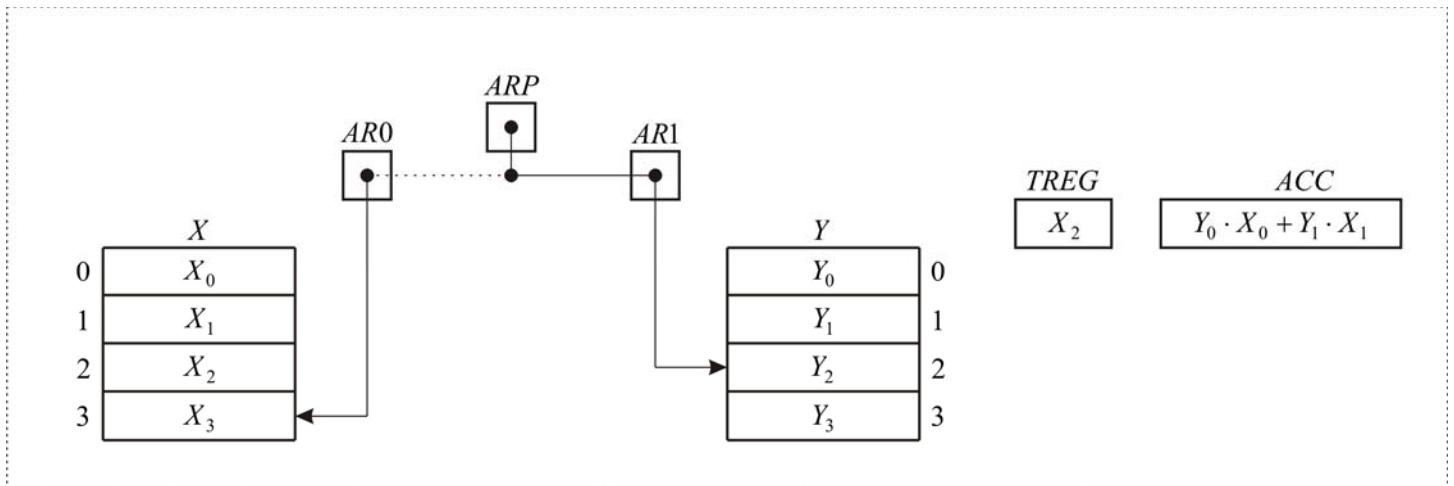
После дате наредбе, оно на шта указује  $ARP$ , тј.  $AR1$ , односно садржај прве адресе вектора  $Y$  ( $Y_1$ ) се множи са садржајем  $T$  регистра ( $X_1$ ) и уписује у  $P$  регистар ( $Y_1 \cdot X_1$ ); помоћни регистар  $AR1$  се инкрементира на прву следећу меморијску локацију и показивач  $ARP$  указује на помоћни регистар  $ARO$ , (слика 6).



СЛИКА 6

Наредба `LTA *+, AR1`:

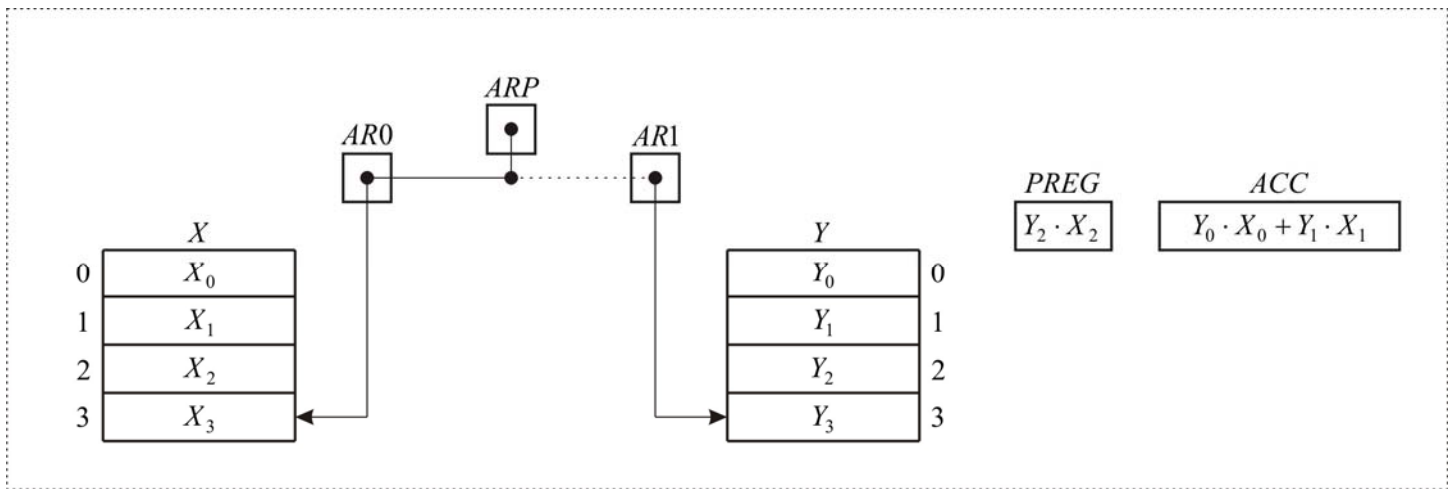
После дате наредбе, оно на шта указује  $ARP$ , тј.  $ARO$ , односно садржај друге адресе вектора  $X$  ( $X_2$ ) се уписује у  $T$  регистар; помоћни регистар  $ARO$  се инкрементира на прву следећу меморијску локацију; садржај  $P$  регистра ( $Y_1 \cdot X_1$ ) се додаје не акумулатор и показивач  $ARP$  указује на помоћни регистар  $AR1$ , (слика 7).



СЛИКА 7

Наредба `MPY *+, AR0`:

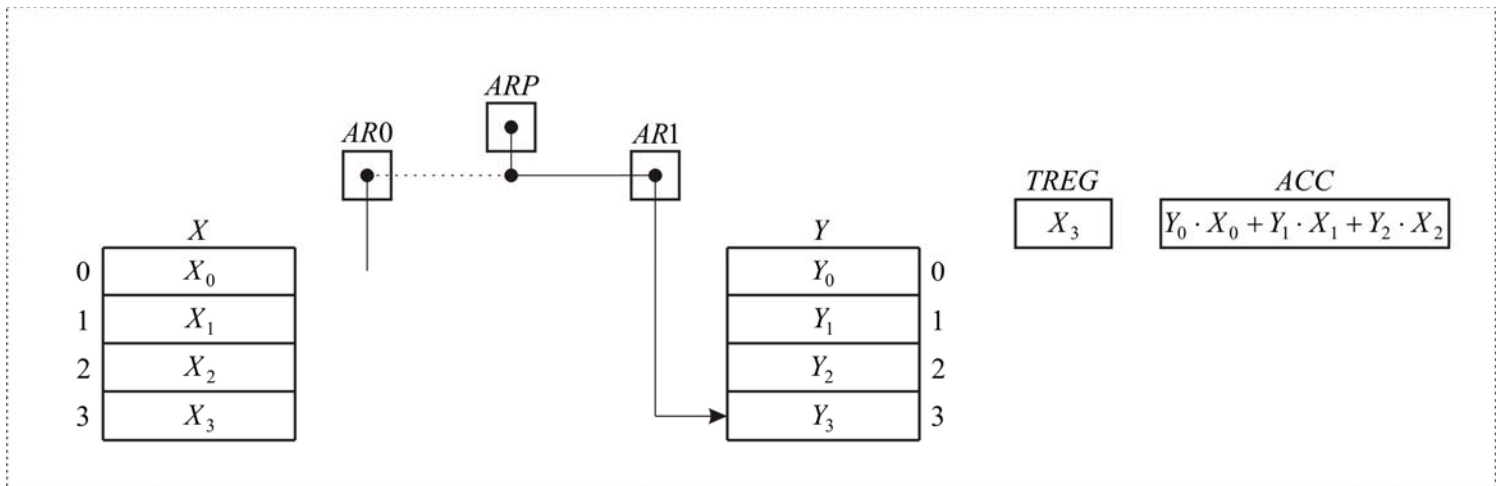
После дате наредбе, оно на шта указује  $ARP$ , тј.  $AR1$ , односно садржај друге адресе вектора  $Y$  ( $Y_2$ ) се множи са садржајем  $T$  регистра ( $X_2$ ) и уписује у  $P$  регистар ( $Y_2 \cdot X_2$ ); помоћни регистар  $AR1$  се инкрементира на прву следећу меморијску локацију и показивач  $ARP$  указује на помоћни регистар  $AR0$ , (слика 8).



СЛИКА 8

Наредба `LTA *+, AR1`:

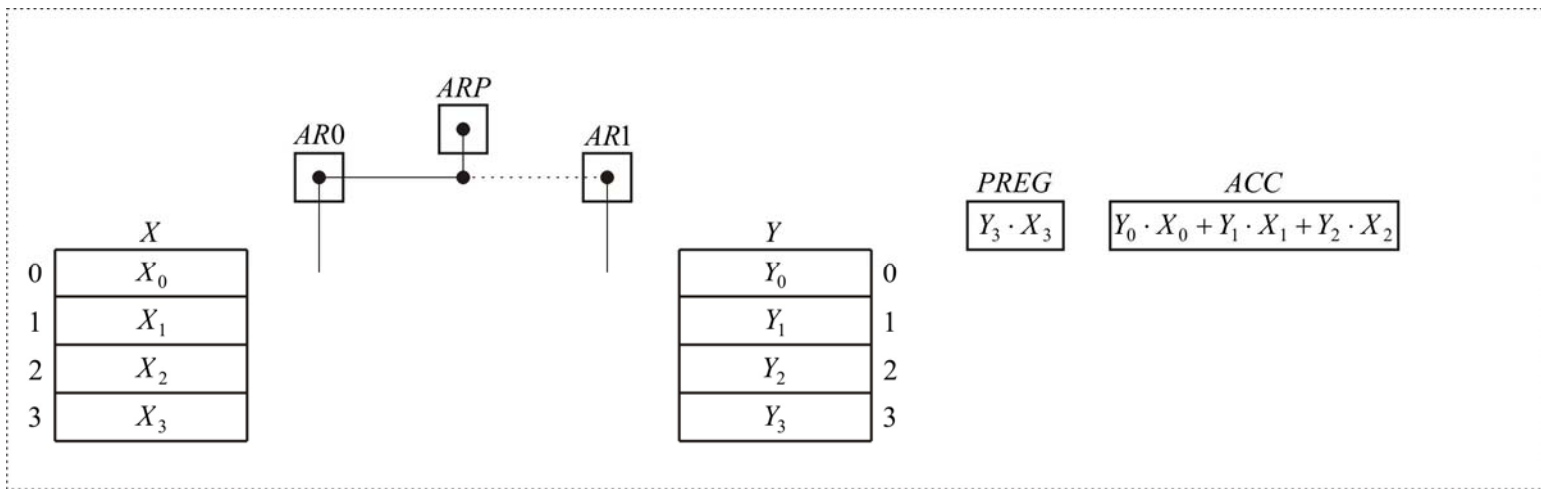
После дате наредбе, оно на шта указује  $ARP$ , тј.  $AR0$ , односно садржај треће адресе вектора  $X$  ( $X_3$ ) се уписује у  $T$  регистар; помоћни регистар  $AR0$  се инкрементира на прву следећу меморијску локацију; садржај  $P$  регистра ( $Y_2 \cdot X_2$ ) се додаје не акумулатор и показивач  $ARP$  указује на помоћни регистар  $AR1$ , (слика 9).



СЛИКА 9

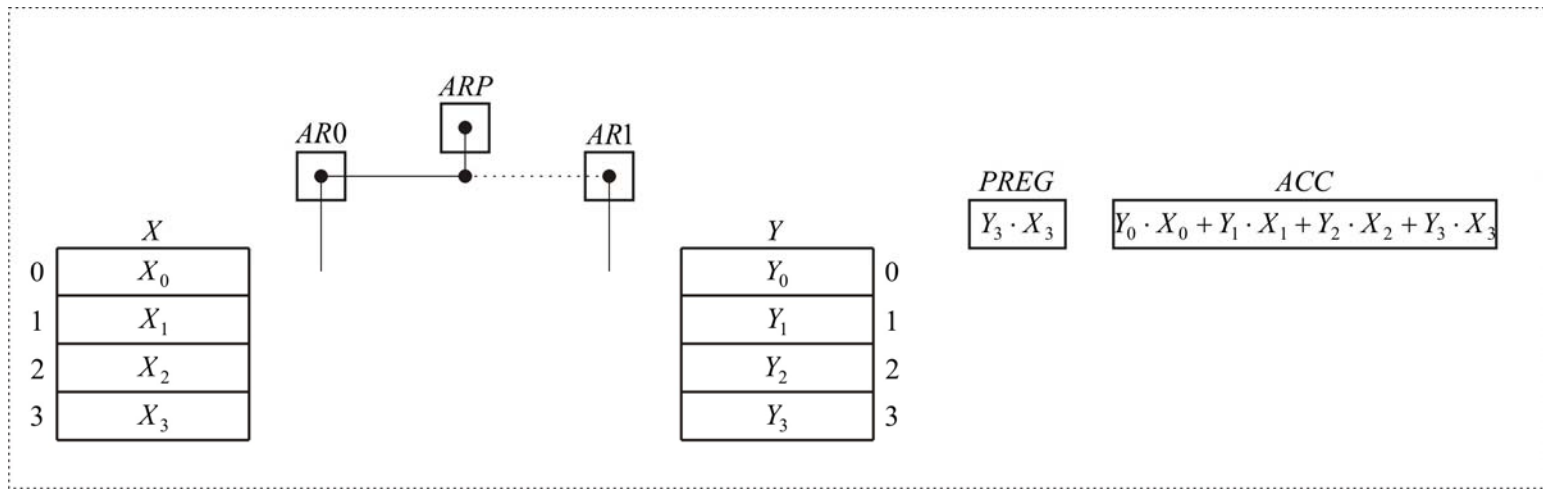
Наредба *MPY \*+, AR0*:

После дате наредбе, оно на шта указује *ARP*, тј. *AR1*, односно садржај треће адресе вектора *Y* ( $Y_3$ ) се множи са садржајем *T* регистра ( $X_3$ ) и уписује у *P* регистар ( $Y_3 \cdot X_3$ ); помоћни регистар *AR1* се инкрементира на прву следећу меморијску локацију и показивач *ARP* указује на помоћни регистар *AR0*, (слика 10).



СЛИКА 10

Након множења трећег елемента вектора  $X$  ( $X_3$ ) и трећег елемента вектора  $Y$  ( $Y_3$ ) завршава се множење вектора  $X$  и  $Y$ . Коначни резултат се добија додавањем садржаја  $P$  регистра на акумулатор наредбом  $APAC$ , (слика 11).



СЛИКА 11